## Capítulo 1. Introducción

En este capítulo se van a llevar a cabo una introducción al trabajo en la que se describirán los objetivos principales del trabajo y se detallará el proceso para desarrollarlo. Por último, se describirá la estructura de esta memoria.

## 1.1. Objetivos

Aksdlfh

## 1.2. Desarrollo del trabajo

El trabajo se ha dividido en las siguientes etapas:

* Estudio previo. El primer paso tomado para la consecución de este trabajo ha sido la adquisición de conocimientos sobre las redes de sensores inalámbricas cognitivas y con el entorno de trabajo.
  + Estudio de trabajos realizados anteriormente sobre CWSN en el laboratorio y de la documentación facilitada sobre los algoritmos que se han implementado.
  + Familiarización con las herramientas de programación de Microchip, en concreto MPLAB X, y revisión de los conceptos de programación de microcontroladores en C.
* Desarrollo. Consiste en la implementación de los dos algoritmos sobre los nodos disponibles en el laboratorio. Tras la implementación de los dos algoritmos se ha desarrollado una aplicación que sirva de demostración del correcto funcionamiento del código implementado.
* Pruebas. Se han realizado las pruebas necesarias para comprobar el comportamiento de los algoritmos en el nodo. Por ejemplo, introduciendo una fuente de ruido cerca de un nodo para comprobar que se inicia el algoritmo de reducción de consumo.
* Documentación. La escritura de esta memoria ha sido simultánea a las etapas anteriores y tras terminar la implementación de cada algoritmo.

## 1.3. Estructura de la memoria